Tarea 21. Se corre un experimento en una fábrica de semiconductores para investigar el efecto de seis factores sobre la ampliación del transistor. el diseño seleccionado es el que se muestra a continuación:

|  |  |  |  |  |  |  |
| --- | --- | --- | --- | --- | --- | --- |
| A | B | C | D | E | F | AMPLIACION |
| -1 | -1 | -1 | -1 | -1 | -1 | 1455 |
| 1 | -1 | -1 | -1 | 1 | -1 | 1511 |
| -1 | 1 | -1 | -1 | 1 | 1 | 1487 |
| 1 | 1 | -1 | -1 | -1 | 1 | 1596 |
| -1 | -1 | 1 | -1 | 1 | 1 | 1430 |
| 1 | -1 | 1 | -1 | -1 | 1 | 1481 |
| -1 | 1 | 1 | -1 | -1 | -1 | 1458 |
| 1 | 1 | 1 | -1 | 1 | -1 | 1549 |
| -1 | -1 | -1 | 1 | -1 | 1 | 1454 |
| 1 | -1 | -1 | 1 | 1 | 1 | 1517 |
| -1 | 1 | -1 | 1 | 1 | -1 | 1487 |
| 1 | 1 | -1 | 1 | -1 | -1 | 1596 |
| -1 | -1 | 1 | 1 | 1 | -1 | 1446 |
| 1 | -1 | 1 | 1 | -1 | -1 | 1473 |
| -1 | 1 | 1 | 1 | -1 | 1 | 1461 |
| 1 | 1 | 1 | 1 | 1 | 1 | 1563 |

Se busca minimizar la ampliación.